

--	--	--	--	--	--	--

Diagram illustrating the layout of a 32-bit floating-point number (IEEE 754 standard):

- Bit 31: Sign bit (1 bit)
- Bits 30-23: Exponent (8 bits)
- Bits 22-0: Mantissa (23 bits)

Example values:

- Sign: 3.0
- Exponent: 2343870
- Mantissa: 2343870

--	--	--	--	--	--	--	--

[illegible]

“ ”

[illegible]

[illegible]

--	--	--

- |  |  |  |
|--|--|--|
|  |  |  |
|--|--|--|

- |  |  |  |  |
|--|--|--|--|
|  |  |  |  |
|--|--|--|--|

/

[illegible]

--	--	--

[illegible][illegible]

`^[0-9]+$`

[illegible]
$$^{[0-9]\{n\}}\$$$
$$^{[0-9]\{n,m\}}\$$$
$$n \sim m \square$$

--	--	--	--	--	--	--

$$^{[0-9]\{n,\}\$}$$
n 

--	--	--	--	--	--



{1,}

□□□□   \* □ {0,} □□□   ? □ {0,1} □□□

--	--	--	--	--	--

[illegible][illegible]

"

--	--	--	--

 + 

--	--

" 

--	--	--	--

^[A-Z]+[0-9]+\$



^MF[0-9]+\$



^(MF|MG)[0-9]+\$



DOI

^10\.[0-9]{4}/S+\$